

6502 Op-Codes: Betroffene Flags

Mnemonic	Operation	Statusregister							
		N	V	B	D	I	Z	C	
ADC	Addiere Mem mit Carry zum A	X	X					X	X
AND	AND Mem mit A	X						X	
ASL	Verschiebe ein Bit nach links (Mem oder A)	X						X	X
BCC	Springe, wenn kein Carry (C=0)								
BCS	Springe, wenn Carry (C=1)								
BEQ	Springe, wenn Ergebnis Null (Z=1)								
BIT	Vergleiche Bits im A mit Mem	X	X					X	
BMI	Springe bei negativem Ergebnis (N=1)								
BNE	Springe, wenn Ergebnis ungleich Null (Z=0)								
BPL	Springe bei positivem Ergebnis (N=0)								
BRK	Force Break (Unterbrechung)						1		
BVC	Springe, wenn kein Überlauf (V=0)								
BVS	Springe, wenn Überlauf (V=1)								
CLC	Lösche Carry								0
CLD	Lösche Dezimalmodus				0				
CLI	Lösche Interrupt Disable Flag					0			
CLV	Lösche Overflow Flag		0						
CMP	Vergleiche Mem und A	X							
CPX	Vergleiche Mem und X	X						X	X
CPY	Vergleiche Mem und Y	X						X	X
DEC	Vermindere Mem um eins	X						X	
DEX	Vermindere X um eins	X						X	
DEY	Vermindere Y um eins	X						X	
EOR	EXOR Mem mit A							X	X
INC	Erhöhe Mem um eins							X	X
INX	Erhöhe X um eins							X	X
INY	Erhöhe Y um eins							X	X
JMP	Springe zu Adresse								
JSR	Springe zur Unteroutine, merke Rückadresse								
LDA	Lade A mit Mem	X						X	
LDX	Lade X mit Mem	X						X	
LDY	Lade Y mit Mem	X						X	
LSR	Verschiebe ein Bit nach rechts (Mem oder A)	0						X	X
NOP	keine Operation								
ORA	OR Mem mit A	X						X	
PHA	Schiebe A nach Stack								
PHP	Schiebe Status nach Stack								
PLA	Hole A vom Stack	X						X	
PLP	Hole Status vom Stack	X	X	X	X	X	X	X	X
ROL	Rotiere nach Links (Mem oder A)	X						X	X
ROR	Rotiere nach Rechts (Mem oder A)	X						X	X
RTI	Rücksprung vom Interrupt	X	X	X	X	X	X	X	X
RTS	Rücksprung von Unteroutine								
SBC	Subtrahiere von Mem und borge vom A	X	X					X	X
SEC	Setze Carry								1
SED	Setze Dezimalmodus				1				
SEI	Setze Interrupt disable Flag					1			
STA	Speichere A nach Mem								
STX	Speichere X nach Mem								
STY	Speichere Y nach Mem								
TAX	Übertrage A nach X	X						X	
TAY	Übertrage A nach Y	X						X	
TSX	Übertrage Stack nach X	X						X	
TXA	Übertrage X nach A	X						X	
TXS	Übertrage X nach Stack								
TYA	Übertrage Y nach A	X						X	